## Copyright © 2009 Altium Limited 4682JP FSS 0709 S09 02

## Altium Designer 機能セットサマリ

		Soft Design	Custom Board Front-End Design	Custom Board Implememtation
DXPプラットフォーム	統合プラットフォーム エディタとビューア用のGUI、ドキュメントプレビューの為のデザインインサイト、デザインリリース管理、ファイル管理、バージョン管理	✓	✓	✓
回路図 – ビューア	回路図ドキュメントとライブラリの表示、印刷	✓	✓	✓
PCB – ビューア	PCBドキュメントの表示、印刷 3D PCBの表示	✓	✓	✓
CAMファイル – ビューア	CAMおよびメカニカルファイルの表示	✓	✓	✓
回路図 – Soft Design編集	回路図ドキュメントとライブラリの編集機能(PCBプロジェクトとフリードキュメントを除く)、ネットリスト生成	$\checkmark$	✓	✓
FPGA論理シミュレーション – VHDL	VHDLシミュレータを搭載 ModelSimとActive-HDLの使用をサポート	✓	✓	<b>√</b>
NanoBoard サポート	NanoBoard自動認識、NanoBoardのパワーモニターをサポート	$\checkmark$	✓	✓
FPGA設計	C、OpenBus、回路図、VHDL、VerilogにおけるFPGA論理設計をサポート	✓	✓	✓
FPGAベースのソフトプロセッサコア	FPGA ベースの32ビットソフトプロセッサをサポート: TSK3000A、Xilinx MicroBlaze®、Altera Nios II®、Actel CoreMP7® 8ビットマイクロコントローラをサポート: TSK51、TSK52、TSK80 およびTSK165 ディスクリートプロセッサをサポート: Xilinx Virtex II Pro®に搭載された PowerPC (PPC405A)	✓	<b>√</b>	<b>✓</b>
プロセッサコア組込みツール	32ビットプロセッサ用のソフトウェア開発ツールチェーン Cコンパイラ/アセンブラ/ソースレベルデバッガ/プロファイラ ハードウェアのアクセスを容易にするプラグ&プレイソフトウェアプラットフォームビルダーをサポート	<b>√</b>	<b>✓</b>	<b>✓</b>
FPGAベースの計測器	FPGA論理検証用 カスタム計測器、ターミナルエミュレータ、デジタルI/O、クロスポイントスイッチ、ロジックアナライザ、周波数ジェネレータ、カウンタフィールドダッシュボードで検証可能	<b>√</b>	✓	<b>✓</b>
ソフトデバイスJTAGサポート	FPGA内部で動作する仮想計測器やプロセッサ用デバッガなどへのライブな接続	✓	✓	<b>√</b>
ハードデバイスJTAG サポート	すべてのJTAGデバイスのピンステータスモニタリング機能	✓	✓	<b>√</b>
IPコアデザインのインポート	サードパーティFPGA IPコアのインポート	✓	<b>√</b>	<b>√</b>
他社CADデータのインポート/エクスポート	OrCAD、Allegro、PADS、DxDesigner、Cadstar、P-CAD、CircuitMaker、Protel等で作成したデザインとライブラリのインポート/エクスポートをサポート		✓	<b>✓</b>
回路図 – 編集	回路図ドキュメントとライブラリの編集機能、ネットリスト生成		✓	✓

## pyright © 2009 Altium Limited 4682JP FSS 0709 S09 02

## Altium Designer 機能セットサマリ

		Soft Design	Custom Board Front-End Design	Custom Board Implememtation
ライブラリ管理	統一されたライブラリ管理 シミュレーションモデル、3Dモデルなどをコンポーネントにリンク Digi-Keyなどのサプライヤリンクをサポート ODBC 準拠の外部データベースへのアクセスが可能		1	✓
シミュレーション – ミックスシグナル	SPICE 3F5/XSPICE混在シグナル回路シミュレーション (PSpice®互換)		✓	✓
回路図レベルのシグナルインテグリティ	レイアウト前(回路図レベル)の伝送線路解析		✓	✓
PCB – ボード定義とルール	基板外形と層構成の定義が可能 高速信号や基板製造に対応したデザインルールの定義とリアルタイムなデザインルールチェック ネットリストを使用しない回路図との直接連携		<b>✓</b>	✓
CAMファイル – インポータ (ガーバー、ODB++)	CAM やメカニカルファイルのインポータ		✓	✓
PCB – 3D PCB設計環境	3Dビジュアライゼーションをサポート STEPモデルを使用したリアルタイムなクリアランスチェック 2D、3Dのビュー切り替え			✓
PCB – レイアウト	電気的なオブジェクトを配置/編集、フットプリントの作成			✓ _
PCB – インタラクティブ配線	インタラクティブ配線、差動ペア配線、自動配線 マウス軌跡に追従や障害物押しのけ、迂回モード配線をサポート ピン/パートスワップをサポート			✓
トポロジカル自動配線	デザインルールをフルサポートするトポロジカル自動配線機能、PCBファイルの自動配線			✓ _
シグナルインテグリティ – レイアウトレベル	レイアウト後の伝送線路解析			✓
PCB – 製造用ファイル出力	複数データ出力機能により異なる複数データをPDF化や印刷、Webに一括出力(ガーバー、NC Drill、ODB++等)			✓ _
CAMファイル – エディタ(ガーバー、ODB++)	面付け、NC ルート定義、DRC、CAM やメカニカルファイルのエクスポート			✓

Alitum Designerには、3つのライセンスオプションがあります。状況に応じてライセンスオプションを選択していただけます。Custom Board Implementationは、フル機能のライセンスオプションで、ハードウェア、ソフトウェア、プログラマブルハードウェア(FPGA)の設計をAltium Designer 1台で行うことができます。ソフトウェア、プログラマブルハードウェア(FPGA)、基板回路設計のみの場合は、Custom Board Front-End Designをご選択ください。Soft Design ライセンスは、NanoBoard (NB2または3000シリーズ)をご購入頂くと12ヶ月期間限定ライセンスとして同梱されます。更新のご用命は別途代理店にお問い合せ下さい。

<sup>1</sup> Soft Designライセンスは、NanoBoardのみで利用可能です。ただし、Front-End DesignやCustom Board Implementationオプションをお持ちの場合は、NanoBoardをご利用いただけます。Front-End DesignやCustom Board Implementation をお持ちの場合は、必要に応じて別途NanoBoardをご購入ください。

